

Customer No. 31561 Application No.: 10/710,670 Docket No.12778-US-PA

#### IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of

**Applicant** 

: Wu et al.

Application No. Filed

: 10/710,670 : Jul 28, 2004

For

: AUTO-RECOVERY WAFER TESTING APPARATUS AND

WAFER TESTING METHOD

Examiner

: N/A

Art Unit : 2812

#### **ASSISTANT COMISSIONER FOR PATENTS**

Arlington, VA22202

Dear Sir:

Transmitted herewith is a certified copy of Taiwan Application No.: 93110813, filed on: 2004/4/19.

A return prepaid postcard is also included herewith.

Respectfully Submitted,

JIANQ CHYUN Intellectual Property Office

Dated: Dec. 9, 3004

Belinda Lee

By:

Registration No.: 46,863

Please send future correspondence to:

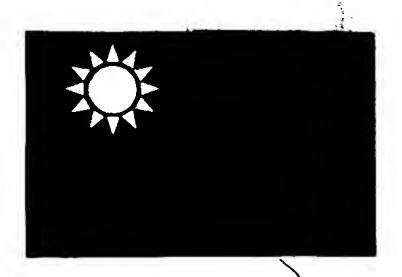
7F.-1, No. 100, Roosevelt Rd.,

Sec. 2, Taipei 100, Taiwan, R.O.C.

Tel: 886-2-2369 2800

Fax: 886-2-2369 7233 / 886-2-2369 7234

E-MAIL: BELINDA@JCIPGroup.com.tw; USA@JCIPGroup.com.tw



### यज यज यज यजः

## 中華民國經濟部智慧財產局

INTELLECTUAL PROPERTY OFFICE
MINISTRY OF ECONOMIC AFFAIRS
REPUBLIC OF CHINA

兹證明所附文件,係本局存檔中原申請案的副本,正確無訛,

其申請資料如下:

This is to certify that annexed is a true copy from the records of this office of the application as originally filed which is identified hereund

申 請 日:西元 2004 年 04 月 19 日

Application Date

申 請 案 號: 093110813

Application No.

申 請 人:力晶半導體股份有限公司

Applicant(s)

BEST AVAILABLE COPY

CERTIFIED COPY OF PRIORITY DOCUMENT

局 長

Director General

# 蔡缭生

發文日期: 西元 2004年 8 月

Issue Date

發文字號: 09321

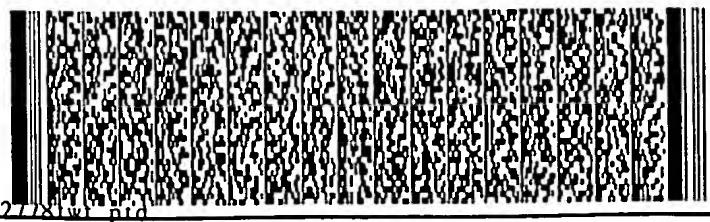
09320792230

Serial No.



申請日期: Q3. 4. 19 IPC分類 申請案號: Q3110813 HCIL 21/66

| 中請系統・              | 43//               | 0813   |
|--------------------|--------------------|--|
| 以上各欄日              | 由本局填言              | 發明專利說明書  |
|                    | 中文                 | 具自動回復功能之晶圓測試裝置與晶圓測試方法  |
| 發明名稱               | 英 文                | AUTO RECOVERY WAFER TESTING APPARATUS AND WAFER TESTING METHOD   |
|                    | 姓 名 (中文)           | 1. 吳秋萍<br>2. 林修民   |
| 二、<br>發明人<br>(共2人) | (英文)               | 1. WU, CHIOU PING<br>2. LIN, HSIU MIN  |
|                    | 國 籍<br>(中英文)       | 1. 中華民國 TW 2. 中華民國 TW  |
|                    |                    | 1. 新竹市花園街51巷64號<br>2. 新竹市郵政32-58號信箱  |
|                    | 住居所(英文)            | 1. NO. 64, LANE 51, HUAYUAN ST., HSINCHU CITY 300, TAIWAN (R.O.C.)<br>2. P.O. BOX 32-58 HSINCHU HSINCHU CITY 30099 TAIWAN (R.O.C.) |
|                    | 名稱或<br>姓 名<br>(中文) | 1. 力晶半導體股份有限公司   |
|                    | 名稱或<br>姓 名<br>(英文) | 1. POWERCHIP SEMICONDUCTOR CORP.   |
| Ξ                  | 國籍(中英文)            | 1. 中華民國 TW   |
| 申請人(共1人)           | 住居所(營業所)           | 1. 新竹科學工業園區力行一路12號 (本地址與前向貴局申請者相同)   |
|                    | 住居所(營業所)           |  |
|                    | 代表人(中文)            | 1. 黄崇仁   |
|                    | 代表人(英文)            | 1. HUANG, CHUNG JENG   |
|                    | A PARTITION        |  |

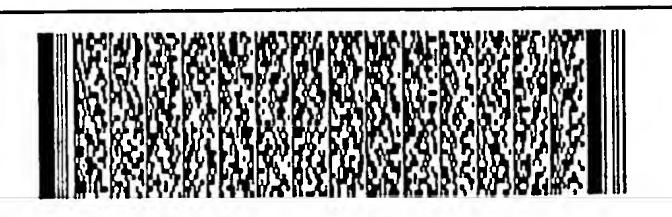


#### 四、中文發明摘要 (發明名稱:具自動回復功能之晶圓測試裝置與晶圓測試方法)

## 五、英文發明摘要 (發明名稱:AUTO RECOVERY WAFER TESTING APPARATUS AND WAFER TESTING METHOD)

Auto recovery wafer testing apparatus and wafer testing method are provided. The wafer testing apparatus comprises a main system, a tester and a real time accessing module. The main system controls the process of the wafer testing. Tester is coupled to the main system for receiving commands from main system to perform testing to a plurality of chips, and output a plurality of

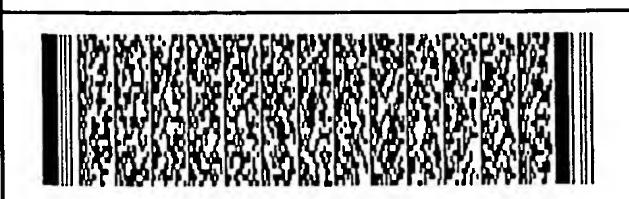




四、中文發明摘要 (發明名稱:具自動回復功能之晶圓測試裝置與晶圓測試方法)

五、英文發明摘要 (發明名稱:AUTO RECOVERY WAFER TESTING APPARATUS AND WAFER TESTING METHOD)

testing data correspondingly. The real time accessing module is coupled to the tester for accessing testing data simultaneously. When the testing is interrupted, the tester can produce an auto recovery data according to the testing data saved in the real time accessing module, and continue testing to the chips that had not been tested. The wafer testing apparatus and the wafer



四、中文發明摘要(發明名稱:具自動回復功能之晶圓測試裝置與晶圓測試方法)

五、英文發明摘要 (發明名稱:AUTO RECOVERY WAFER TESTING APPARATUS AND WAFER TESTING METHOD)

testing method can save time of testing and improve the production efficiency.



#### 六、指定代表圖

(一)、本案指定代表圈為: 圖2

(二)、本代表圖之元件代表符號簡單說明:

步驟202:第一測試步驟

步驟204: 測試動作是否因異常而中斷

步驟206:自動回復資料產生步驟

步驟208:故障排除步驟

步驟210: 傳送步驟

步驟212:第二測試步驟

步 驟 214 : 結 東 測 試



| 無  二、□主張專利法第二十五條之一第一項優先權: 申請案號: 與問題: 三、主張本案條符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期: 四、□有關微生物已寄存於國外: 寄存與為: 等存機構: 寄存日期: 寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存日期: 寄存稅構: 寄存日期: 無   | 図家(地區)申請專利    | 申請日期            | 案號               | 主張專利法第二十四條第一項優先權 |  |
|--|---------------|-----------------|------------------|------------------|--|
| <ul> <li>二、□主張專利法第二十五條之一第一項優先權:</li> <li>申請案號:</li> <li>無</li> <li>日期:</li> <li>三、主張本案條符含專利法第二十條第一項□第一款但書或□第二款但書規定之期間日期:</li> <li>四、□有關微生物已寄存於國外:</li> <li>寄存國家:</li> <li>寄存機構:</li> <li>寄存出期:</li> <li>寄存機構:</li> <li>等存機構:</li> <li>等存出期:</li> <li>無</li> <li>等存號碼:</li> </ul>  |               |                 |                  |                  |  |
| 申請案號:  田期:  三、主張本案係符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期:  四、□有關微生物已寄存於國外:  寄存國家:  寄存機構:  寄存日期:  寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構):  寄存機構:  |               |                 | 無                |                  |  |
| 申請案號: 田期:  三、主張本案係符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期: 四、□有關微生物已寄存於國外: 寄存國家: 寄存機構: 寄存日期: 寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存中期: 寄存機構: 寄存日期: 新存務碼:   |               |                 |                  |                  |  |
| 申請案號:  田期:  三、主張本案係符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期:  四、□有關微生物已寄存於國外:  寄存國家:  寄存機構:  寄存日期:  寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構):  寄存機構:  寄存機構:  寄存機構:  寄存機構:  寄存機構:  寄存機構:  寄存機構:  新存機構:   |               |                 |                  |                  |  |
| 申請案號: 田期:  三、主張本案係符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期: 四、□有關微生物已寄存於國外: 寄存國家: 寄存機構: 寄存日期: 寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存中期: 寄存機構: 寄存日期: 新存稅碼:   |               |                 |                  |                  |  |
| 無 日期:  三、主張本案係符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期: 四、□有關微生物已寄存於國外: 寄存國家: 寄存機構: 寄存日期: 寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存日期: 寄存機構: 寄存日期: 新存機構: 寄存日期: 新存  | 二、□主張專利法第二十五個 | <b>条之一第一項</b> ( | 憂先權:             |                  |  |
| 日期:  三、主張本案係符合專利法第二十條第一項□第一款但書或□第二款但書規定之期間 日期:  四、□有關微生物已寄存於國外:     寄存國家:     寄存機構:     寄存日期:     寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構):     寄存機構:     寄存機構:     寄存時期:     無  | 申請案號:         |                 | 無                |                  |  |
| 日期: 四、□有關微生物已寄存於國外: 寄存國家: 寄存機構: 寄存日期: 寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存機構: 寄存日期: 新存號碼:  |               | <del>八</del>    |                  |                  |  |
| 四、□有關微生物已寄存於國外:     寄存國家:     寄存機構:     寄存日期:     寄存號碼:     □有關微生物已寄存於國內(本局所指定之寄存機構):     寄存機構:     寄存機構:     寄存機構:     寄存明:     無   | 三、主張本案係符合專利法  | 第二十條第一二         | 項□第一款但書:         | 或□第二款但書規定之期間     |  |
| 寄存國家: 寄存機構: 寄存日期: 寄存號碼: □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存代構: 寄存日期: 新存日期: 新存號碼:  | 日期:           |                 |                  |                  |  |
| 寄存機構: 無<br>寄存日期:<br>寄存號碼: 一<br>□有關微生物已寄存於國內(本局所指定之寄存機構):<br>寄存機構:<br>寄存日期: 無<br>寄存號碼:  | 四、□有關微生物已寄存於  | 國外:             |                  |                  |  |
| 寄存日期:<br>寄存品期:<br>寄存號碼:<br>□有關微生物已寄存於國內(本局所指定之寄存機構):<br>寄存機構:<br>寄存日期:<br>新存日期:  |               |                 | 無                |                  |  |
| 寄存號碼:<br>□有關微生物已寄存於國內(本局所指定之寄存機構):<br>寄存機構:<br>寄存日期:<br>寄存號碼:  |               |                 | , <b>, , , ,</b> |                  |  |
| □有關微生物已寄存於國內(本局所指定之寄存機構): 寄存機構: 寄存日期: 新存號碼:  |               | _               |                  |                  |  |
| 寄存機構: 無容存出期: 無不存職碼:  |               | 國內(本局所指         | 旨定之寄存機構)         | •                |  |
| 寄存日期: 無<br>寄存號碼:   |               |                 |                  |                  |  |
|  |               |                 | 無                |                  |  |
| □熟習該項技術者易於獲得,不須寄存。   |               |                 |                  |                  |  |
|  | □熟習該項技術者易於    | 獲得,不須寄存         | <b>字。</b>        |                  |  |
|  |               |                 |                  |                  |  |
|  |               |                 |                  |                  |  |
| THE SAME AND THE S |               |                 |                  |                  |  |

#### 五、發明說明(1)

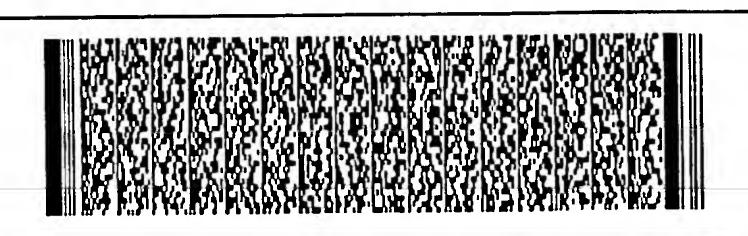
【發明所屬之技術領域】

本發明是有關於一種晶圓測試裝置與晶圓測試方法,且特別是有關於一種具自動回復功能之晶圓測試裝置與晶圓測試方法。

#### 【先前技術】

晶圓測試主要可區分為兩大部份,分別是伴隨製程所進行的晶圓針測與分類(wafer probe and sort),以及對裝完成後的最終測試(final test)。其中,晶圓針測係於每一道製程完成後,利用測試機台,例如晶圓針測機(prober),依序對受測晶圓上的晶粒進行測試,藉以引測每一晶粒的電性,並對晶粒進行分類,判別其為良品不良品,其中被歸類為不良品之晶粒將不再進行後續之製程,以節省製作成本。





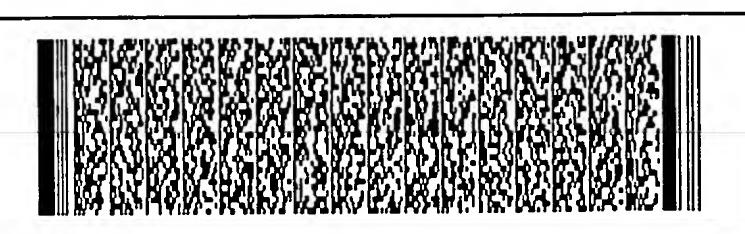
#### 五、發明說明 (2)

對於本身設計有備份電路而可供修復之晶粒, 首先,由系統對先前所測得的 射修補的動作。 便可進行雷 資料進行分析與判斷,以整理出各晶粒的可修補 如晶粒的位置與線路的配置等。之後,藉由雷 射修補 (trimmer) 依據可修補資料而對不良之晶粒進行冗餘 修復之動作。因此,上述之晶圓針測、雷射修補以及最終 測試等測試動作的落實,實為半導體產業中促進製程品 、加速生產效率以及降低生產成本等要素的重要關鍵。 然而,習知在進行上述之晶圓針測、雷射修補或最終 (如探針 測試步驟時,有時會因為測試機台 圓 故障或其他不可預期之因素而導致測 機等 補 ) 圓上已完成測試之晶粒的測試資料 日日日 同一 此時, 断因而流失,因此當故障排除或更換另 系統中 測試機台便需回到初始設定 測試機台以繼續進行測試時, 並由位於最初測試位置的晶粒重頭進行測試。如 資料流失而需重覆測試的動作,將可能使 此種因 得晶粒在多次反覆測試後遭受破壞,且測試動作的重置亦 將延長整體測試的時程,因而導致生產成本增加、生產效 低落等問題

#### 【發明內容】

有鑒於此,本發明的目的就是在提供一種具自動回復功能之晶圓測試方法,其係可於測試動作因故中斷且要重新運作時,使測試機台回復至系統中斷前的測試位置,以節省測試時間及成本。





#### 五、發明說明(3)

本發明的另一目的是在提供一種具自動回復功能之晶圓測試裝置,其係可在測試中斷而重新運作後,由系統中斷前的測試位置繼續未完成之測試動作,因而可節省測試時間及成本。

基於上述目的,本發明提出一種具自動回復功能之晶圓測試方法,其首先進行一第一測試步驟,依序對一晶圓上之多個晶粒進行測試,並即時儲存每一晶粒之測試資料。當測試動作因異常中斷時,則進行一自動回復資料產生步驟,依據已儲存之測試資料產生一自動回復資料。接著,進行一第二測試步驟,依據自動回復資料,從尚未完成測試之晶粒開始繼續測試。

在本發明的較佳實施例中,上述之第一測試步驟例如藉由一第一測試機台對晶粒進行測試,並對應輸出每一晶粒之測試資料,同時例如藉由一即時存取模組即時儲存每一品粒之測試資料。

在本發明的較佳實施例中,上述之具自動回復功能之晶圓測試方法,其中在自動回復資料產生步驟之後及第二測試步驟之前,更包括一故障排除步驟,使第一測試機台能夠正常操作。

在本發明的較佳實施例中,上述之第二測試步驟例如藉由第一測試機」台依據自動回復資料從尚未完成測試之晶粒開始繼續測試。此外,在自動回復資料產生步驟之後及第二測試步驟之前,更可包括一傳送步驟,將晶圓從第一測試機台傳送至一第二測試機台。如此,便可利用第二測





#### 五、發明說明(4)

試機台依據自動回復資料從尚未完成測試之晶粒開始繼續測試。

在本發明的較佳實施例中,上述之具自動回復功能之 置的測試系統例如包括一測試機台以及一控制 測試裝 測試機台係用以對晶粒進行測試,並對 其中, 料,而控制模組係電性連接至主機系統、即時存 取模組與測試機台。此外,控制模組係接收主機系統之命 出測試資 並對應 輸 試機台進行測試, 組更依據 斷 時 控 制模 當測試因 取模組所儲存之測試資料而產生自動回復資 料,藉以控制 測試機台繼續未完成之測試

在本發明的較佳實施例中,上述之測試機台例如可為針測機、雷射修補機等設備。





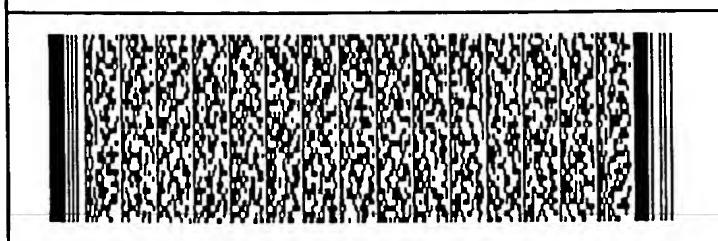
#### 五、發明說明 (5)

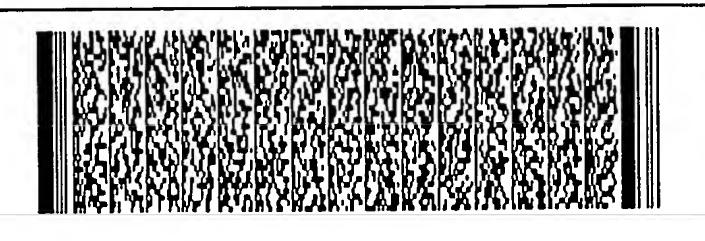
為讓本發明之上述和其他目的、特徵、和優點能更明顯易懂,下文特舉較佳實施例,並配合所附圖式,作詳細說明如下。

#### 【實施方式】

本發明之具自動回復功能之晶圓測試裝置與晶圓測試方法例如適用於對晶圓上之多個晶粒進行半導體製程中之晶圓針測、雷射修補或最終測試等動作。

請參考圖1,其繪示本發明之具自動回復功能之晶圓測試裝置的示意圖。晶圓測試裝置100例如包括一主機系統110、一測試系統(tester)120、一即時存取模組130以及一資料庫140,其中主機系統110例如為一流程控制系統(Manufacturing Execution System, MES),其係用



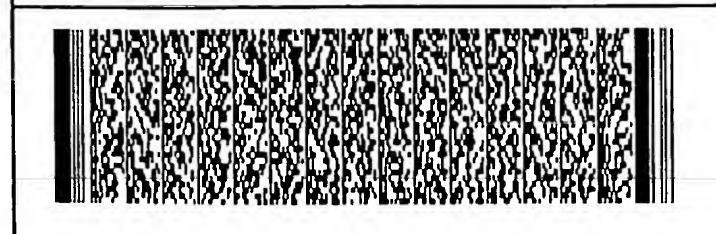


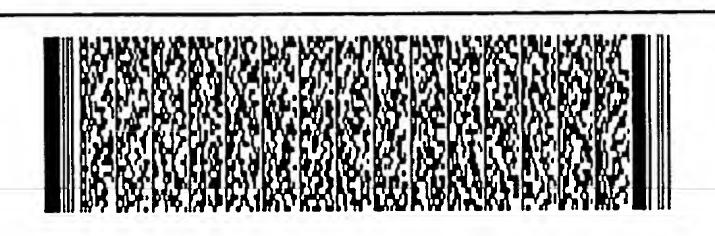
#### 五、發明說明 (6)

以控管整體晶圓測試之流程,其中包括晶圓搬移、製程種類、晶圓批次(batch)之批號、晶圓序號以及製程時間等參數。

請再參考圖1,測試系統120例如包括一控制模組122以及一測試機台124,其中測試機台124例如可為用以進行晶圓針測之針測機(prober),而控制模組122係電性連接至主機系統110、即時存取模組130與測試機台124。此外,控制模組122接收主機系統110之指令(步驟10)後,便控制測試機台124以步進的方式對指定批次之特定晶圓上的晶粒進行測試(步驟20)。其中,測試機台124每對一個晶粒完成測試後,便將測試結果傳回控制模組122(步驟30),而控制模組122便對應輸出一測試資料至即時存取模組130中(步驟40),以即時儲存每一晶粒之測時存取模組130使將此晶圓之所有晶粒的測試資料輸入資料庫140中(步驟50)。

本發明與習知之晶圓測試裝置相較,由於在晶圓測試裝置100係增加一即時存取模組130,用以即時儲存每一晶粒的測試資料,因此當測試動作因故障中斷時,先前完成之測試資料將可保存於即時存取模組130內。如此一來,當故障排除後,控制模組122將可讀取先前所儲存之測試資料(步驟60),並依據主機系統所提供之晶圓批號、晶圓序號以及製程設定(如晶粒之測試順序、機台設定值等)等參數,對應產生一自動回復資料(步驟70),藉以使





#### 五、發明說明 (7)

得晶圓測試系統100回復到測試中斷前的狀態,並控制測試機台124回到系統中斷時正進行測試之晶圓的晶粒上,繼續未完成之測試動作。

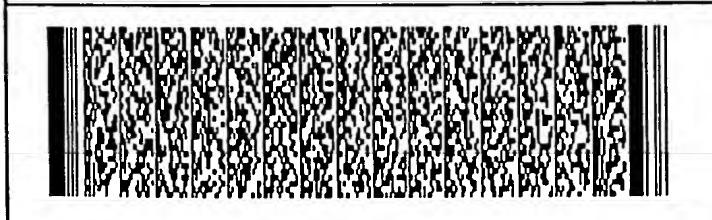
當然,若故障無法在短時間內排除,則可將晶圓移至另一個測試機台中,再根據上述自動回復資料,控制測試機台回到系統中斷時正進行測試之晶圓的晶粒上,繼續未完成之測試動作。

值得一提的是,本發明之上述實施例所述之即時存取模組除可單獨獨立於測試系統之外,亦可內建於測試系統內。此外,更可透過程式的改寫,使得資料庫同時作為一即時存取模組,而在進行晶圓測試時提供即時儲存測試資料,與測試中斷後可自動回復測試資料的功能。

結合上述實施例之晶圓測試裝置,本發明之具自動回復功能之晶圓測試方法的相關流程說明如下。請參考圖2,其繪示本發明之具自動回復功能之晶圓測試方法的流程示意圖。

首先,例如藉由一第一測試機台進行一第一測試步驟 (步驟202),其中,操作人員先將一晶圓批次移至晶圓 置之主機系統 試裝 同 並進行晶 圓 置 位 著 作 位 等 動 0 並籍 測試 晶粒進行 由 個 晶粒之測試資料

然後,如步驟204所示,若測試過程順利,則可依序





#### 五、發明說明 (8)

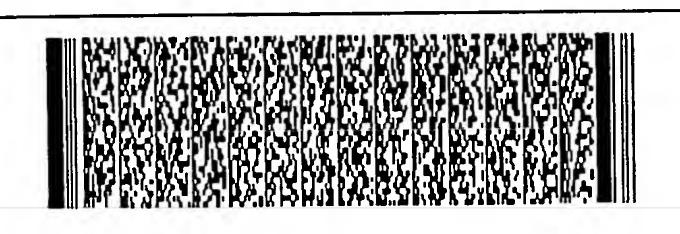
完成每一晶圓上之晶粒的測試,而結束測試的動作(步驟214)。而若測試動作因異常而中斷(步驟204)時,則進行一自動回復資料產生步驟(步驟206),以依據即時儲存模組所儲存之測試資料產生一自動回復資料。

在完成自動回復資料產生步驟(步驟206)後,可選擇對第一測試機台進行一故障排除步驟(步驟208),或進行一傳送步驟(步驟210)而將晶圓從原先之第一測試機台傳送至一第二測試機台。其中,若選擇進行步驟208,則在故障排除後,由第一測試機台進行一第二測試步驟(步驟212),由原先之第一測試機台依據自動回復資料從尚未完成測試之晶粒開始繼續測試。若選擇進行步驟210,則由第二測試機台進行第二測試步驟(步驟212),依據自動回復資料從尚未完成測試之晶粒開始繼續測試。

最後,如步驟214所示,結束晶圓之·測試。

由另一方面來說,本發明之具自動回復功能之晶圓測 試裝置與晶圓測試方法,可在晶圓載入後,先行判斷是否 執行自動回復功能,此將視測試系統內之自動回復資料與 批次的 現有 圓 取之 置 之 位 則 復功 能 回 日日日 測 試 批次之所 有 圓 之 取之晶 主機系統所讀 將 以找出前次測試 對未完成測試之晶粒 断處陸續 測試中 ,並且由

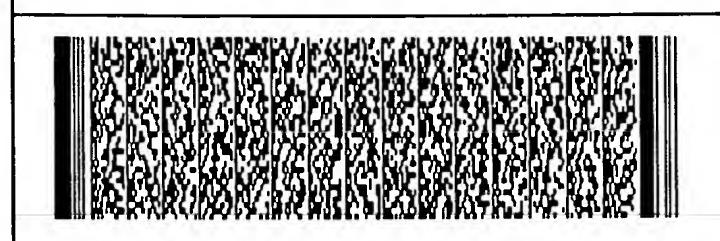


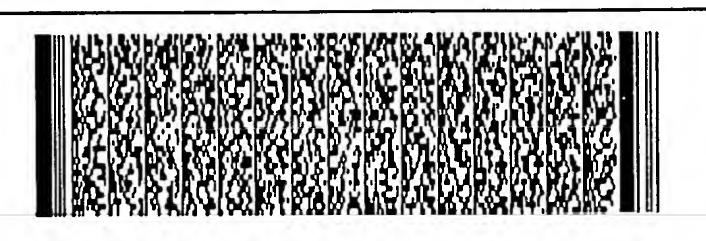


#### 五、發明說明 (9)

續測試,而完成所有晶圓之測試動作。

綜上所述,藉由本發明之具自動回復功能之晶圓測試 裝置與晶圓測試方法,可避免測試異常中斷時測試機台重 置(Reset)之情形。在測試時,晶圓測試裝置內之即時 存取模組可即時紀錄每一晶粒之測試資料,並在系統中斷 資 自 回 而測試機 回 之狀態 試的 續 完成 繼 置 並 圓 置 與 測試裝 圓 開始測試所 需 浪 致重 頭 提高 覆測試而遭受破壞之問 進而 題





#### 五、發明說明 (10)

率。

雖然本發明已以一較佳實施例揭露如上,然其並非用以限定本發明,任何熟習此技藝者,在不脫離本發明之精神和範圍內,當可作些許之更動與潤飾,因此本發明之保護範圍當視後附之申請專利範圍所界定者為準。



#### 圖式簡單說明

圖1 繪示為本發明之具自動回復功能之晶圓測試裝置的示意圖。

圖2繪示為本發明之具自動回復功能之晶圓測試方法的流程示意圖。

#### 【圖式標示說明】

100: 晶圆測試裝置

110: 主機系統

120: 測試系統

122: 控制模組

124: 測試機台

130:即時存取模組

140: 資料庫

步驟10:控制模組接收主機系統之指令

步驟20:控制測試機台對晶粒進行測試

步驟30: 測試機台將測試結果傳回控制模組

步驟40:控制模組對應輸出一測試資料至即時存取模

組

步驟50:即時存取模組將測試資料輸入資料庫

步驟60:控制模組讀取先前所儲存之測試資料

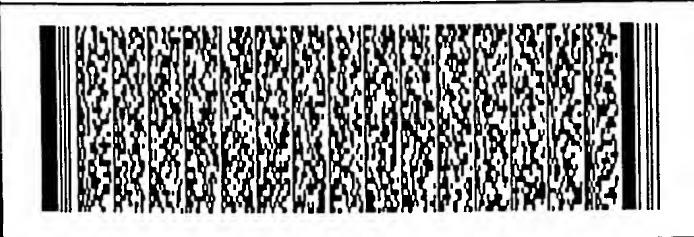
步驟70:對應產生一自動回復資料

步驟202:第一測試步驟

步驟204: 測試動作是否因異常而中斷

步驟206:自動回復資料產生步驟

步驟208:故障排除步驟



#### 圖式簡單說明

步驟210:傳送步驟

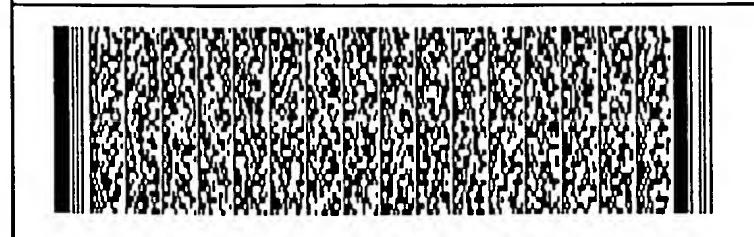
步驟212:第二測試步驟

步驟214: 結束測試



#### 六、申請專利範圍

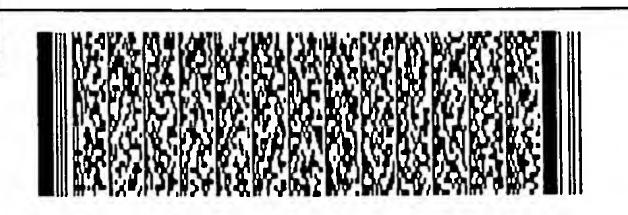
- 1. 一種具自動回復功能之晶圓測試方法,包括:
- 一第一測試步驟,依序對一晶圓上之多數個晶粒進行測試,並即時儲存每一該些晶粒之測試資料;
- 一自動回復資料產生步驟,當該第一測試步驟因一故障而中斷時,即依據已儲存之測試資料產生一自動回復資料;以及
- 一第二測試步驟,依據該自動回復資料,從尚未完成測試之晶粒開始繼續測試。
- 2. 如申請專利範圍第1項所述之具自動回復功能之晶 圓測試方法,其中在該第一測試步驟中,藉由一第一測試 機台對該些晶粒進行測試,並對應輸出每一該些晶粒之測 試資料。
- 3. 如申請專利範圍第1項所述之具自動回復功能之晶 圓測試方法,其中在該第一測試步驟中,藉由一即時存取 模組即時儲存每一該些晶粒之測試資料。
- 4. 如申請專利範圍第1項所述之具自動回復功能之晶 圓測試方法,其中在該自動回復資料產生步驟之後及該第 二測試步驟之前,更包括一故障排除步驟,使該第一測試 機台能夠正常操作。
- 5. 如申請專利範圍第4項所述之具自動回復功能之晶 圓測試方法,其中在該第二測試步驟中,利用該第一測試 機台依據該自動回復資料從尚未完成測試之晶粒開始繼續 測試。
  - 6. 如申請專利範圍第1項所述之具自動回復功能之晶

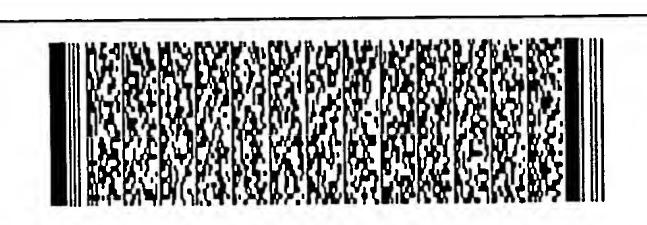


#### 六、申請專利範圍

圆测試方法,其中該自動回復資料產生步驟之後及該第二 測試步驟之前,更包括一傳送步驟,將該晶圓從該第一測 試機台傳送至一第二測試機台。

- 7. 如申請專利範圍第6項所述之具自動回復功能之晶 圓測試方法,其中在該第二測試步驟中,利用該第二測試 機台依據該自動回復資料從尚未完成測試之晶粒開始繼續 測試。
- 8.一種具自動回復功能之晶圓測試裝置,適於對一晶圓上多數個晶粒進行測試,該裝置包括:
  - 一主機系統,用以控管整體測試之流程;
- 一測試系統,電性連接至該主機系統,用以接收該主機系統之命令而依序對該些晶粒進行測試,並對應輸出多數個測試資料;以及
- 一即時存取模組,電性連接至該測試裝置,用以即時紀錄該些測試資料,當測試因異常中斷時,該測試系統係依據該即時存取模組所儲存之該些測試資料而產生一自動回復資料,並依據該自動回復資料對尚未完成測試之晶粒繼續測試。
- 9. 如申請專利範圍第8項所述之具自動回復功能之晶圓測試裝置,其中該測試系統包括:
  - 一測試機台;以及
- 一控制模組,電性連接至該主機系統、該即時存取模組與該測試機台,其中該控制模組係接收該主機系統之命令以控制該測試機台進行測試,並對應輸出該些測試資料



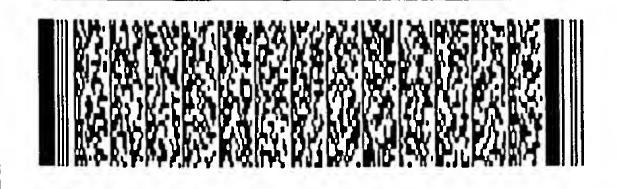


#### 六、申請專利範圍

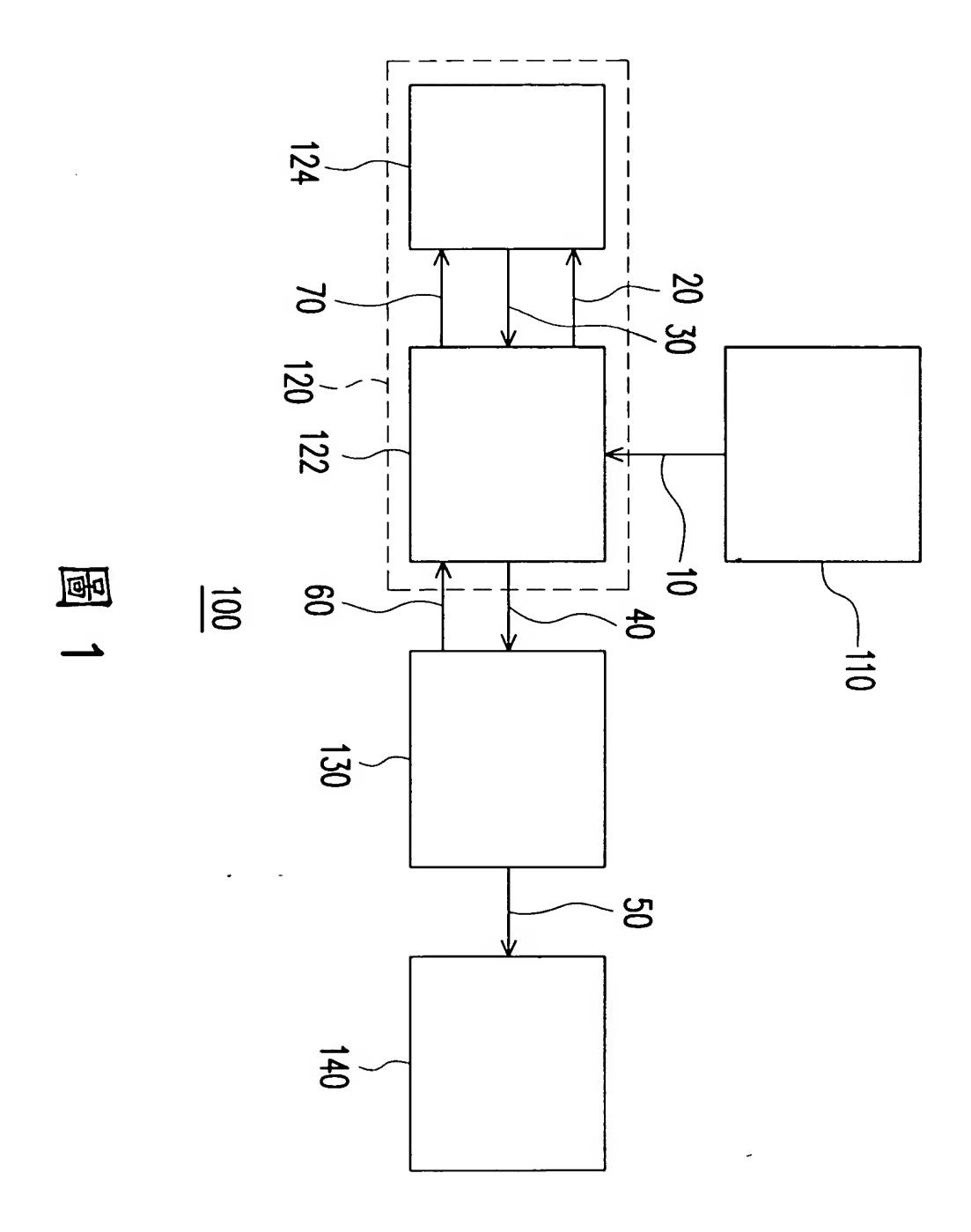
至該即時存取模組,且當測試因異常中斷時,該控制模組更依據該即時存取模組所儲存之該些測試資料而產生該自動回復資料,藉以控制該測試機台繼續未完成之測試。

10. 如申請專利範圍第9項所述之具自動回復功能之晶圓測試裝置,其中該測試機台包括針測機。

11. 如申請專利範圍第9項所述之具自動回復功能之晶圓測試裝置,其中該測試機台包括雷射修補機。









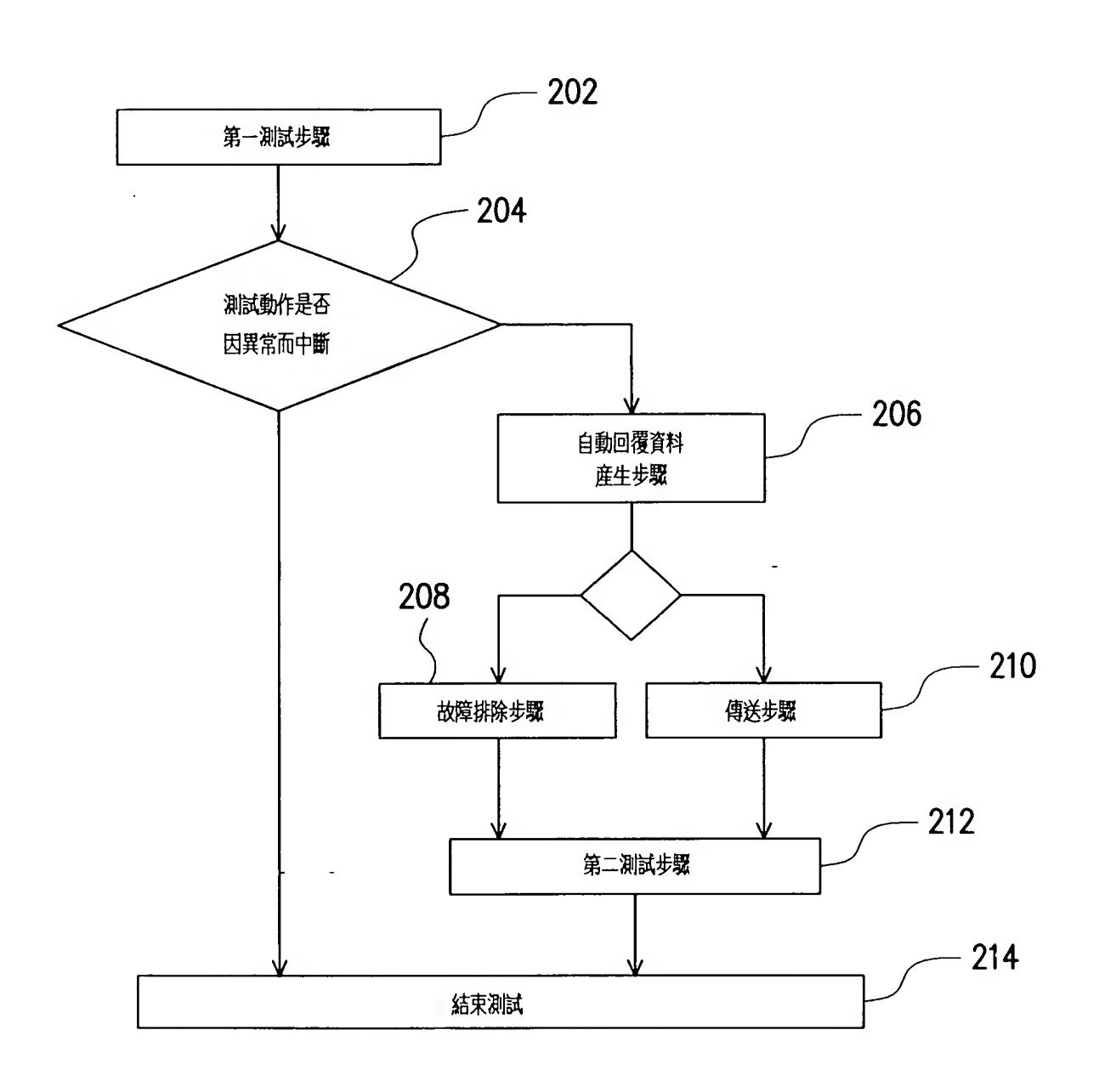


圖 2

